# JP 10-012659

1/9/1

DIALOG(R) File 347: JAPIO (c) 2004 JPO & JAPIO. All rts. reserv. 05729559 \*\*Image available\*\*

#### CONNECTION STRUCTURE OF ELECTRONIC COMPONENT

PUB. NO.: 10-012659 [JP 10012659 A] PUBLISHED: January 16, 1998 (19980116)

INVENTOR(s): YAMAMOTO MICHIHIKO KUWABARA OSAMU

APPLICANT(s): CASIO COMPUT CO LTD [350750] (A Japanese Company or

Corporation), JP (Japan)

APPL. NO.: 09-076716 [JP 9776716] FILED: March 13, 1997 (19970313) INTL CLASS: [6]. H01L-021/60; H01L-021/603

JAPIO CLASS: 42.2 (ELECTRONICS -- Solid State Components)
JAPIO KEYWORD:R044 (CHEMISTRY -- Photosensitive Resins)

## ABSTRACT

PROBLEM TO BE SOLVED: To provide a connection structure between an IC chip and a wiring board, which can prevent short-circuiting between adjacent solder bumps even when electrodes of the IC ship are very small in their pitch.

SOLUTION: A metallic bump 28 of copper provided under an electrode 23 of an IC ship 21 is connected to a solder bump 36 having a high melting point and provided on a connection pad 33 of a wiring substrate 31 via a solder layer 29 having a low melting point. In this case, when the solder layer 29 and the bump 36 are bonded by thermocompression at a temperature at which the layer 29 melts and the bump 36 does not melt, both bumps 28 and 36 can be connected each other while avoiding extension of the solder bump 36 in its transversal direction. As a result, even when a pitch of the electrodes 23 of the chip 21 is an very small as about 150.mu.m, short-circuiting between the adjacent solder bumps 36 can be avoided.

21/603

# (19)日本国特許庁 (JP) (12) 公開特許公報 (A)

# (11)特許出願公開番号

# 特開平10-12659

(43)公開日 平成10年(1998) 1月16日

(51) Int.Cl.<sup>6</sup> 識別記号 庁内整理番号 H01L 21/60 301

H01L 21/60

FΙ

技術表示箇所

301N 21/603 В

審査請求 有 請求項の数 FD (全4頁)

(21)出願番号

特願平9-76716

(62)分割の表示

特願平4-35813の分割

(22)出願日

平成4年(1992)1月28日

(71)出願人 000001443

カシオ計算機株式会社

東京都新宿区西新宿2丁目6番1号

(72)発明者 山本 充彦

東京都青梅市今井3丁目10番地6 カシオ

計算機株式会社青梅事業所内

(72)発明者 桑原 治

東京都青梅市今井3丁目10番地6 カシオ

計算機株式会社青梅事業所内

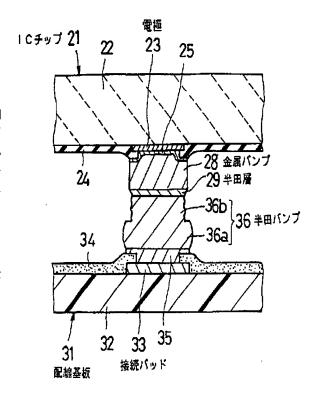
(74)代理人 弁理士 杉村 次郎

#### (54) 【発明の名称】 電子部品の接続構造

## (57)【要約】

【目的】 ICチップと配線基板の接続構造において、 ICチップの電極のピッチがより一層微細であっても、 相隣接する半田バンプ間で短絡が発生しないようにす

【構成】 ICチップ21の電極23下に設けられた銅 からなる金属バンプ28と、配線基板31の接続パッド 33上に設けられた高融点の半田パンプ36とは、低融 点の半田層29を介して接続されている。この場合、半 田層29は溶融し半田パンブ36は溶融しない加熱温度 で熱圧着すると、半田パンブ36を横方向に広げること なく、両バンプ28、36を接続することができる。こ の結果、10チップ21の電極23のピッチが100~ 150μm程度とより一層微細であっても、相隣接する 半田バンブ36間で短絡が発生しないようにすることが できる。



## 【特許請求の範囲】

【請求項1】 第1電子部品に設けられた第1バンプと 第2電子部品に設けられた第2バンプとが、融点が前記 両バンプよりも低い導電層を介して接続されたことを特 徴とする電子部品の接続構造。

【請求項2】 請求項1記載の発明において、前記第1 パンプは銅からなり、前記第2パンプは半田からなり、 前記導電層は融点が前記第2パンプの半田よりも低い半 田からなることを特徴とする基板の接続構造。

【請求項3】 請求項1または2記載の発明において、前記第1電子部品はICチップからなり、前記第2電子部品は配線基板からなることを特徴とする電子部品の接続構造。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】この発明は電子部品の接続構造に関し、例えば、1Cチップと配線基板の接続構造に関する。

# [0002]

【従来の技術】フリップチップボンディング等とよばれ るICチップの実装技術では、例えば図9に示すよう に、ICチップ1を配線基板11上に搭載している。す なわち、10チップ1は、チップ本体2の下面にアルミ ニウム等からなる電極3がパターン形成され、電極3の 下面の所定の一部を除く全下面に保護膜4が設けられ、 電極3の露出面上に、チタンとタングステンとからなる 合金の下面にクロムを積層してなるもの等からなるアン ダーバンブメタル5が設けられ、アンダーバンブメタル 5の下面に銅等からなる金属層6が設けられ、金属層6 の周囲に当初球状の半田バンプフが設けられた構造とな っている。配線基板11は、樹脂等からなる基板本体1 2の上面に銅等からなる接続パッド13がパターン形成 され、接続パッド13の上面の所定の一部を除く全上面 に保護膜14が設けられ、接続パッド13の露出面上 に、金、銀、スズ等の半田との密着性の良い金属からな る金属層15が設けられた構造となっている。そして、 1 Cチップ1の半田パンプフを配線基板11の金属層1 5に熱圧着すると、半田バンプフが一旦溶融状態となっ た後冷却されて固化することにより、半田バンブフが金 属層15に固着されて接続され、これにより1Cチップ 1が配線基板11上に搭載される。

#### [0003]

【発明が解決しようとする課題】しかしながら、従来のこのようなICチップの接続構造では、熱圧着時における加圧により当初球状の半田バンブ7が横方向につぶれてICチップ1の電極3から大きく食み出し、このためICチップ1の電極3のピッチが小さすぎると相隣接する半田バンプ7間で短絡が発生してしまうので、ICチップ1の電極3のピッチとして150~200μm程度が限界であり、それ以下のピッチのものには対応できな

いという問題があった。なお、当初球状の半田バンプフ の直径を小さくすることが考えられるが、このようにす ると、ICチップ1と配線基板11との接続強度が小さ くなるばかりでなく、1Cチップ1と配線基板11の各 熱膨張係数の相違から、ICチップ1と配線基板11と の面方向の位置がずれると、断線が生じてしまうことが ある。このようなことを回避するには、当初球状の半田 パンプ7の直径を大きくすればよいが、あまり大きくす ると、上述したように半田バンプフが横方向につぶれて 1 Cチップ1の電極3から大きく食み出すばかりでな く、ICチップ1に球状の半田バンブフを形成する時の 半田メッキ工程やウェットバック工程において相隣接す る半田バンプフ間で短絡が発生してしまうことがある。 この発明の目的は、例えばICチップの電極のピッチが より一層微細であっても、相隣接するバンプ間で短絡が 発生しないようにすることのできる電子部品の接続構造 を提供することにある。

2

#### [0004]

【課題を解決するための手段】この発明は、第1電子部品に設けられた第1パンプと第2電子部品に設けられた第2パンプとが、融点が前記両パンプよりも低い導電層を介して接続されたものである。

#### [0005]

【作用】この発明によれば、第1電子部品に設けられた第1パンプと第2電子部品に設けられた第2パンプとを、融点が前記両バンブよりも低い導電層を介して接続しているので、導電層は溶融し第1および第2パンプは溶融しない加熱温度で熱圧着した場合、溶融した導電層による横方向への広がり量を少なく抑えて、両バンプを接続することができ、したがって例えばICチップの電極のピッチがより一層微細であっても、相隣接するバンプ間で短絡が発生しないようにすることができる。

#### [0006]

【実施例】図1はこの発明の一実施例における1Cチッ プと配線基板の接続前の状態を示したものである。ま ず、ICチップ21は、図2~図7に示す工程を順次経 て製造されている。すなわち、まず図2に示すように、 チップ本体22の上面にアルミニウム等からなる電極2 3をパターン形成し、電極23の上面の所定の一部を除 く全上面に保護膜24を形成する。次に、図3に示すよ うに、全上面に、チタンとタングステンとからなる合金 の上面にクロムを積層してなるものからなるアンダーバ ンプメタル25を形成する。この場合、チタンとタング ステンとからなる合金の厚さを2000~5000 A程 度とし、クロムの厚さを1000~2000 Å程度とす る。次に、図4に示すように、周知のフォトプロセスに より、電極23の上面にほぼ対応する部分を除く全上面 にポジ型もしくはネガ型のフォトレジストからなるメッ キレジスト26を10~20µm程度の厚さに形成す る。この状態では、電極23の上面にほぼ対応する部分

(3)

には開口部27が形成されている。次に、図5に示すよ うに、周知の銅メッキ方法により、開口部27における アンダーバンプメタル25の上面に銅からなる金属パン プ28をメッキレジスト26の厚さと同程度の厚さに形 成する。次に、図6に示すように、金属パンプ28の上 面およびその周囲のメッキレジスト26の上面に、例え ばスズと鉛との比が6:4の構成であって融点が183 ℃程度の低融点の半田層29を5~10μm程度の厚さ に形成する。この後、周知の方法によりメッキレジスト 26を剥離し、次いでこの剥離により露出された不要な 部分のアンダーバンブメタル25を金属バンブ28をエ ッチングマスクとしてエッチングして除去すると、図7 に示すように、金属パンプ28の下面のみにアンダーバ ンプメタル25が残存する状態となる。そして、このよ うにして製造されたICチップ21を裏返しにすると、 図1に示すような状態となる。

【〇〇〇7】一方、配線基板31は、樹脂等からなる基 板本体32の上面に銅等からなる接続パッド33がパタ 一ン形成され、接続パッド33の上面の所定の一部を除 く全上面に保護膜34が設けられ、接続パッド33の露 出面上に、金、銀、スズ等の半田との密着性の良い金属 からなる金属層35が設けられ、ここまでは図9に示す 従来のものと同一の構造であるが、さらに金属層35の 上面に樽状半田部36aと円錐状半田部36bとからな る半田バンプ36が設けられた構造となっている。この 場合、例えば鉛を95%以上含む構成であって融点が3 O O ℃以上の高融点の半田からなる直径が4 5 µm程度 の半田ワイヤを用意し、ボールボンディング法等と呼ば れる技術を利用することにより、すなわちキャピラリを 用いて半田ワイヤの先端部にポールを形成した後このボ ールの部分を金属層35の上面に熱圧着し、次いでキャ ピラリを持ち上げると、図1に示すように、金属層35 の上面に水平方向の最大直径が140 μ m程度で高さが 70~80μm程度の樽状半田部36aが形成されると 共に、この樽状半田部36aの上面に高さが90~11 Oμm程度の円錐状半田部36bが形成される。

【0008】さて、1 Cチップ21を配線基板31上に搭載する場合には、まず図1に示すように、1 Cチップ21の半田層29の中心部と配線基板31の半田バンプ36の円錐状半田部36bの頂点とが対向するように位置合わせを行う。次に、190~200℃程度の加熱2度を1 Cチップ21に加えて熱圧着すると、半田層29は溶融するが、半田バンプ36は溶融せず、このため半田パンプ36の樽状半田部36aは横方向にし転りが、半田バンプ36は鉛の組成割合が多くて比較らかいので、その円錐状半田部36bが1 Cチップ21の半田層29を介して金属バンプ28によって適宜に押し、半田バンブ36の円錐状半田部36bの上面が半田層29を介して3されることになる。この結果、図8に示すようにしているので、このつぶれた円錐状半田の下面に沿うようにつぶれ、このつぶれた円錐状半田の下面に沿うようにつぶれ、このつぶれた円錐状半田の下面に沿うようにつぶれ、このつぶれた円錐状半田の下面に沿うようにつぶれ、このつぶれた円錐状半田の中間では、1 Cチップ21を配換を配換を回ります。 2 では 2 を記述する 2 を記述する

部36bの上面に、一旦溶融した後冷却されて固化した 半田層29の下面が固着される。この場合、一旦溶融した後冷却されて固化した半田層29は、溶融した際の表面張力により、金属バンプ28の下面とつぶれた円錐状 半田部36bの下面との間のみに介在される。かくして、ICチップ21が配線基板31上に搭載される。

【0009】このように、配線基板31の高融点の半田バンブ36を溶融させないので、その模状半田部36 a を横方向につぶすことなく、半田バンプ36の円錐状半田部36 bのみを1 C チップ21の溶融した低融点の半田層29を介して金属バンブ28によって適宜に押として横方向に広がらないようにすることができる。換言れば、溶融するのは低融点の半田層29だけであるので、この溶融した半田層29による横方向への広がり量を少なく抑えることができる。この結果、1 C チップ21の電極23のピッチが100~150μm程度とより一層微細であっても、相隣接する半田バンプ36間で短絡が発生しないようにすることができる。

[0010]

【発明の効果】以上説明したように、この発明によれば、第1電子部品に設けられた第1バンプと第2電子部品に設けられた第2バンプとが、融点が前記両バンプよりも低い導電層を介して接続しているので、導電層は溶融し第1および第2バンプは溶融しない加熱温度で熱圧着した場合、溶融した導電層による横方向への広がり量を少なく抑えて、両バンプを接続することができ、したがって例えばICチップの電極のピッチがより一層微細であっても、相隣接するバンプ間で短絡が発生しないようにすることができる。

【図面の簡単な説明】

【図1】この発明の一実施例におけるICチップと配線 基板の接続前の状態の断面図。

【図2】1Cチップの製造に際し、チップ本体の上面に 電極および保護膜を形成した状態の断面図。

【図3】1Cチップの製造に際し、全上面にアンダーバンプメタルを形成した状態の断面図。

【図4】1Cチップの製造に際し、メツキレジストを形成した状態の断面図。

【図5】 I Cチップの製造に際し、金属バンプを形成した状態の断面図。

【図6】ICチップの製造に際し、低融点の半田層を形成した状態の断面図。

【図7】 I Cチップの製造に際し、メッキレジストおよび不要な部分のアンダーバンプメタルを除去した状態の断面図。

【図8】 I Cチップと配線基板の接続後の状態の断面図

【図9】従来例におけるICチップと配線基板の接続後 の状態の断面図。 21 1 Cチップ

22 電極 28 金属バンプ 29 半田層

3 1 配線基板

33 接続パッド

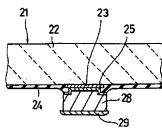
36 半田パンプ

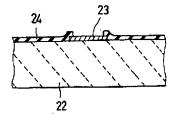
【図1】

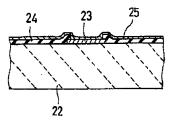
5

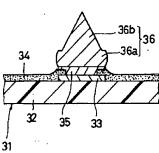
【図2】

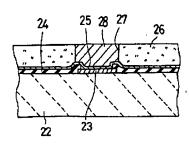
【図3】



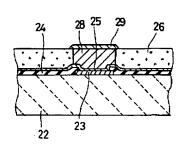




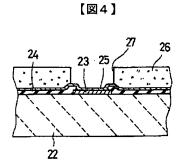


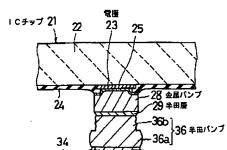


【図5】

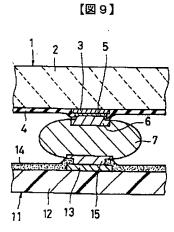


【図6】





【図8】



【図7】

